**2.1. Utilizar la tecla “pausa” para parar el arranque de modo que se averigüe la marca y**

**código de identificación de la BIOS, así como su versión y fecha de revisión.**

Al pausar el arranque hemos identificado la fecha de revisión, la cual fue el 29 de Noviembre de 2001 y su código  de identificación es el I-2M(2K011129)

**2.2 Utilizar Internet para averiguar el significado de la información contenida en el código**

**BIOS.**

El código BIOS señala los drivers instalados en la misma, las actualizaciones y su versión.

**2.3. Determinar el chipset, fabricante de la placa base y modelo de la misma.**

El chipset “ Puente Norte” es el Intel brookdale i845D, y el del “Puente Sur” Intel  82801BA ICH2

**2.4. Obtener de Internet el manual de la placa base.**

[**http://support.octek.com.au/Products/MainBoards/P4/Intel/mb\_p4\_i\_24.htm**](http://support.octek.com.au/Products/MainBoards/P4/Intel/mb_p4_i_24.htm)

[**http://www.motherboard.cz/mb/octek/845DA4Es.htm**](http://www.motherboard.cz/mb/octek/845DA4Es.htm)

**2.5. Obtener de Internet las características principales del chipset de la placa base.**

Identificación de la placa base: 29/11/ 2001- i845-ITE8712-6A69VPRHC-00

Nombre de la placa base: Octek Rhino i845-AP4

El bus principal de esta placa base es el Intel NetBurst, con un ancho de 64 bits. Consta con un reloj real de 100 MHz (QDR) y un reloj efectivo de 400 MHz, con una banda pasante de

3200 MB/s.

**El Chipset del Bus** es un Hub Interface con un ancho de 8 bits. Un reloj real de 67 Mhz y un reloj efectivo de 267 Mhz, con una banda pasante de 267 MB/s

**El Chipset del puente Norte** se revisó por última vez en 2004, lo forma el componente 593 Pin FC-BGA y tiene un tamaño de 3,75 cm x 3.75 cm. Dispone de un voltaje en el núcleo de 1.5 V y su “OQD” es de 12 .

Tiene dos slots de memoria, ambos de 512 MB (PC2700 DDR SDRAM)

